

數位邏輯設計 (全)

修正園地

書號：E173C2 再版

修正日期：112/05/24

| 頁次 | 位置 | 內容調整 |
|-----|-------------|--|
| 49 | 假設 3 交換律 | <p>交換律</p> <p>"+" 具有結合性，即 $(X + Y) + Z = X + (Y + Z)$。</p> <p>"·" 具有結合性，即 $(X \cdot Y) \cdot Z = X \cdot (Y \cdot Z)$。</p> <p>P.S. 若邏輯閘具有結合律，則可直接以多個較少輸入接腳的閘來替代較多輸入接腳的閘。</p> <p style="text-align: center;">↓</p> <p>"+" 具有交換性，即 $X + Y = Y + X$。</p> <p>"·" 具有交換性，即 $X \cdot Y = Y \cdot X$。</p> <p>P.S. 若邏輯閘具有交換律，則輸入接腳的代號可以互換，在電路佈局 (layout) 時可以避免跨線。</p> |
| 51 | 倒數第 1 行 | <p>具補函數運算式</p> $f(x, y, z) = x \cdot \bar{y} \cdot z + y \cdot \bar{z} + 0$ <p style="text-align: center;">↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓</p> $f(x, y, z) = (x + y + z) \cdot (y + z) \cdot 1$ <p style="text-align: center;">↓</p> <p style="text-align: center;">·</p> |
| 330 | 圖(11) | <p style="text-align: center;">↓</p> |